

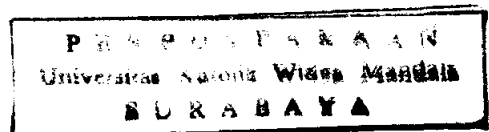
## **BAB V**

### **PENUTUP**

#### **KESIMPULAN**

Berdasarkan hasil perencanaan, pembuatan, pengukuran dan pengujian alat yang telah dilakukan pada bab sebelumnya, dapat diambil kesimpulan sebagai berikut :

- Rangkaian clock yang digunakan telah bekerja dengan baik dengan tingkat kesalahan 0.015% terhadap perhitungan.
- Rangkaian PIT yang digunakan telah bekerja dengan baik dengan tingkat kesalahan 0,00148 % terhadap perhitungan.
- Batas frekuensi maksimum sinyal input adalah 100 kHz
- Rangkaian RPS yang digunakan bekerja dengan baik dengan tingkat kesalahan rata-rata 1.334 % untuk input DC dan 1.8626 % untuk input AC terhadap perhitungan.
- Rangkaian pemilih rangkaian RPS yang digunakan bekerja dengan baik mempunyai kesalahan rata-rata 0.35 % terhadap perhitungan.
- Rangkaian ADC secara keseluruhan bekerja dengan baik dengan tingkat kesalahan rata-rata 0.28%.
- Dari gambar 4.7 s/d gambar 4.19 tampak pengujian alat secara keseluruhan yang dilakukan didapatkan hasil yang cukup memuaskan tetapi dari hasil tampilan yang dibuat terdapat noise dari alat yang dibuat.



## DAFTAR PUSTAKA

## DAFTAR PUSTAKA

- -----, *Fast and LS TTL Data (Forth Edition)*, Motorola, Inc., 1989.
- -----, *MAXIM Data Sheet*, CMOS Analog Multiplexers.
- Coughlin, Robert F; Driscoll, Frederick F; Soemitro, Herman Widodo;  
*Penguat Operasional Dan Rangkaian Terpadu Linear*; Edisi Ke Dua,  
Erlangga, Jakarta, 1985.
- Hall, Douglas V, *Digital Circuits and System*, McGraw-Hill, Co,  
Singapore, 1989.
- Hegenboom, P., *Data Sheet*, Peripheral Chip, Elex Media Komputindo,  
Jakarta 1992.
- Raharjo, Tikno, *Spektrum Analyzer*, Skripsi, Surabaya, Januari 2000